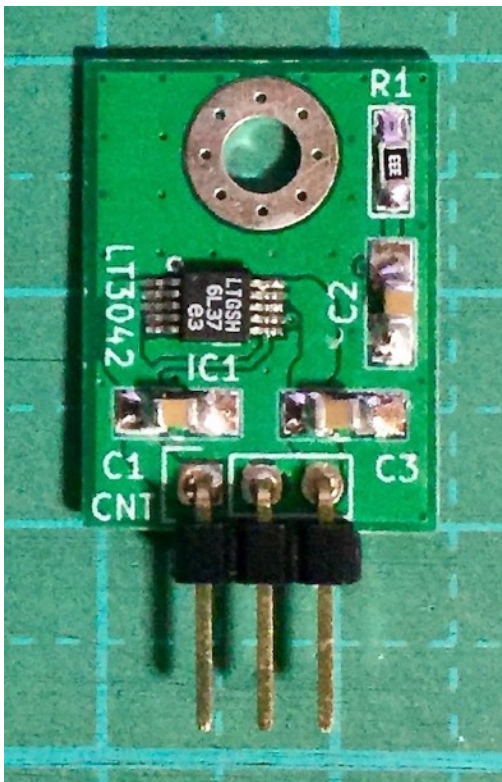

3端子レギュレータ基板の製作マニュアル

超低ノイズLDO電源ICを使った3端子レギュレータとピン互換性のある電源基板です。

1.1版 - 2018年2月15日



機能概要

この基板は、超低ノイズLDO電源ICを使った3端子レギュレータ互換の電源基板です。

<主な機能>

• 7タイプを用意

7つのLDO電源IC別に専用基板を用意しました。

- Type1 : ADM7150/ADM7154(8-SOIC)
- Type2 : LT3042(10-TFSOP)
- Type3 : LT3045(12-TSSOP)
- Type4 : LT3042/LT3045(10-WDFDN)
- Type5 : ADM7150/ADM7154(8-WDFDN)
- Type6 : TPS7A4700(20-VQFN)
- Type7 : TPS7A3301(20-VQFN)※負出力

Type7は負出力で、他は正出力です。

• 3端子レギュレータ互換

正電圧出力タイプは3端子レギュレータ7800シリーズと、負電圧出力タイプは3端子レギュレータ7900シリーズとピン互換です。

7800や7900と差し替えて使えます。

• 基板サイズ

基板サイズは20mm×15mmで、厚さは1mmです。

• 3.2mmのネジ止め用穴

3.2mm穴がありますので、放熱器にネジ止め出来ます。

• 入出力電圧

使用する電源ICによって入力電圧と出力電圧の範囲と最大電流は異なります。

3端子レギュレータ基板 Type1(Rev1.0)の部品表

部品	番号	部品名/値	数量	備考
IC	IC1	ADM7150ま たは ADM7154	1	8-SOIC
コンデン サ	C1,3,5	10uF	3	チップ3216(2012も可)サイズ
	C2,4	1uF	2	チップ2012サイズ
端子	CNT	3PIN	1	2.54mmL型ピンヘッダ(1列)

ADM7150は、1.8V/2.8V/3V/3.3V/4.5V/4.8V/5Vからチップを選択、
ADM7154は、1.2V/1.8V/2.5V/2.8V/3V/3.3Vからチップを選択してください。

3端子レギュレータ基板 Type2(Rev1.0)の部品表

部品	番号	部品名/値	数量	備考
IC	IC1	LT3042	1	10-TFSOP
抵抗	R1	計算式参照	1	チップ2012サイズ
コンデン サ	C1-3	10uF	3	チップ3216(2012も可)サイズ
端子	CNT	3PIN	1	2.54mmL型ピンヘッダ(1列)

R1抵抗値は、 $R1 = \text{出力電圧} \times 10K\Omega$ の計算式から算出します。
例) 3.3V : 33K Ω 、5V : 50K Ω

3端子レギュレータ基板 Type3(Rev1.0)の部品表

部品	番号	部品名/値	数量	備考
IC	IC1	LT3045	1	12-TSSOP
抵抗	R1	計算式参照	1	チップ2012サイズ
コンデン サ	C1-3	10uF	3	チップ3216(2012も可)サイズ
端子	CNT	3PIN	1	2.54mmL型ピンヘッダ(1列)

R1抵抗値は、 $R1 = \text{出力電圧} \times 10K\Omega$ の計算式から算出します。
例) 3.3V : 33K Ω 、5V : 50K Ω

3端子レギュレータ基板 Type4(Rev1.0)の部品表

部品	番号	部品名/値	数量	備考
IC	IC1	LT3042またはLT3045	1	10-WFDFN
抵抗	R1	計算式参照	1	チップ2012サイズ
コンデンサ	C1-3	10uF	3	チップ3216(2012も可)サイズ
端子	CNT	3PIN	1	2.54mmL型ピンヘッダ(1列)

R1抵抗値は、 $R1 = \text{出力電圧} \times 10K\Omega$ の計算式から算出します。

例) 3.3V : 33K Ω 、5V : 50K Ω

3端子レギュレータ基板 Type5(Rev1.0)の部品表

部品	番号	部品名/値	数量	備考
IC	IC1	ADM7150またはADM7154	1	8-WFDFN
コンデンサ	C1,3,5	10uF	3	チップ3216(2012も可)サイズ
	C2,4	1uF	2	チップ2012サイズ
端子	CNT	3PIN	1	2.54mmL型ピンヘッダ(1列)

ADM7150は、1.8V/2.8V/3V/3.3V/4.5V/4.8V/5Vからチップを選択、

ADM7154は、1.2V/1.8V/2.5V/2.8V/3V/3.3Vからチップを選択してください。

3端子レギュレータ基板 Type6(Rev1.0)の部品表

部品	番号	部品名/値	数量	備考
IC	IC1	TPS7A4700	1	20-VQFN
コンデンサ	C1,2	10uF	2	チップ3216(2012も可)サイズ
	C3	1uF	1	チップ2012サイズ
端子	CNT	3PIN	1	2.54mmL型ピンヘッダ(1列)

出力電圧は、基板表面の電圧設定用ジャンパーランドをハンダショートして設定してください。

出力電圧=1.4V

+0.1Vジャンパーランド

+0.2Vジャンパーランド

+0.4Vジャンパーランド

+0.8Vジャンパーランド

- +1.6Vジャンパーランド
- +3.2Vジャンパーランド
- +6.4Vジャンパーランド
- +6.4Vジャンパーランド

3端子レギュレータ基板 Type7(Rev1.0)の部品表

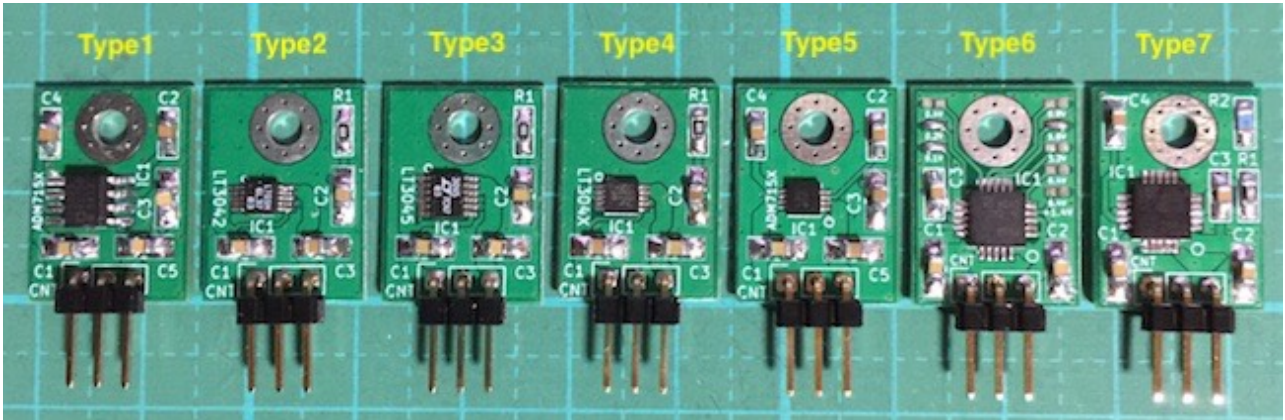
部品	番号	部品名/値	数量	備考
IC	IC1	TPS7A3301	1	20-VQFN
抵抗	R1	組み合わせ表参照	1	チップ2012サイズ
	R2	組み合わせ表参照	1	チップ2012サイズ
コンデンサ	C1,2	10uF	2	チップ3216(2012も可)サイズ
	C3	0.01uF	1	チップ2012サイズ
	C4	1uF	1	チップ2012サイズ
端子	CNT	3PIN	1	2.54mmL型ピンヘッダ(1列)

出力電圧は、 $1.171 * ((R1/R2)+1)$ =出力電圧の計算式で算出します。

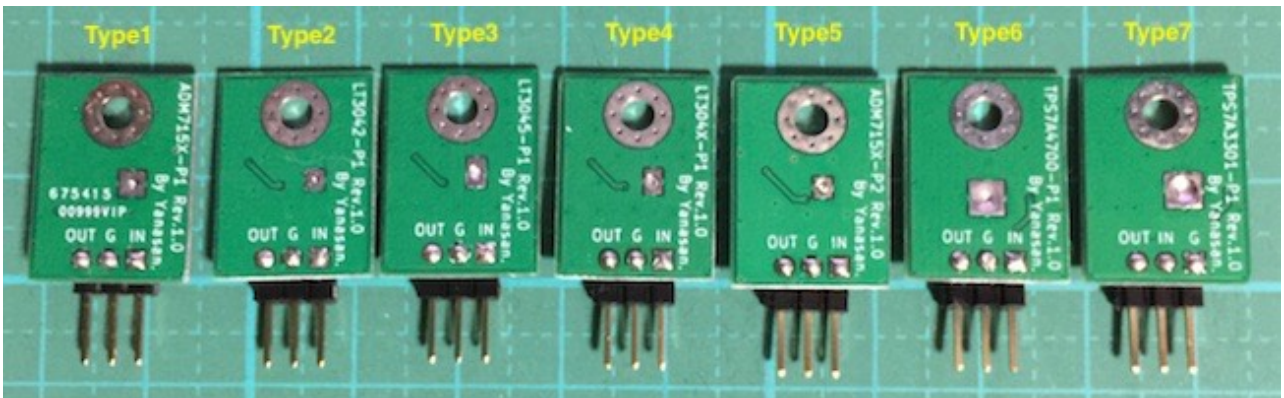
電圧とR1・R2抵抗値は、以下の組み合わせ表の通りです。

出力電圧	R1	R2
-1.8V	150KΩ	82KΩ
-3.3V	110KΩ	200KΩ
-5V	110KΩ	360KΩ
-9V	30KΩ	200KΩ
-12V	39KΩ	360KΩ
-15V	33KΩ	390KΩ
-18V	33KΩ	470KΩ

(表面)



(裏面)



CNTコネクタ(Type1~6)

ピン番号	説明
1	IN (入力電圧)
2	Gnd
3	OUT (出力電圧)

※L型ピンヘッダ(3P)を使います。

CNTコネクタ(Type7)

ピン番号	説明
1	Gnd
2	IN (入力電圧)
3	OUT (出力電圧)

※L型ピンヘッダ(3P)を使います。

入力電圧、出力電圧、最大電流について

基板タイプによって入力電圧、出力電圧、最大電流の範囲が異なります。

基板タイプ	入力電圧の範囲	出力電圧の範囲	入力と出力の電圧差	最大電流	出力電圧の決定方法
Type1 ADM7150	4.5V~16V	1.8V~5V	0.2V以上	800mA	1.8V/2.8V/3V/3.3V/4.5V/ 4.8V/5Vから選択
Type1 ADM7154	2.3V~5.5V	1.2V~3.3V	0.2V以上	600mA	1.2V/1.8V/2.5V/2.8V/3V/ 3.3Vから選択
Type2 LT3042	1.8V~20V	0V~15V	0.6V以上	200mA	R1抵抗値で設定
Type3 LT3045	1.8V~20V	0V~15V	0.6V以上	500mA	R1抵抗値で設定
Type4 LT3042	1.8V~20V	0V~15V	0.6V以上	200mA	R1抵抗値で設定
Type4 LT3045	1.8V~20V	0V~15V	0.6V以上	500mA	R1抵抗値で設定
Type5 ADM7150	4.5V~16V	1.8V~5V	0.2V以上	800mA	1.8V/2.8V/3V/3.3V/4.5V/ 4.8V/5Vから選択
Type5 ADM7154	2.3V~5.5V	1.2V~3.3V	0.2V以上	600mA	1.2V/1.8V/2.5V/2.8V/3V/ 3.3Vから選択
Type6 TPS7A4700	3V~35V	1.4V~20V	1.6V以上	1A	表面のジャンパーランドのハンダショートで設定
Type7 TPS7A3301	-3V~-35V	-1.18V~-33V	1.8V以上	1A	R1とR2抵抗値で設定

※入力と出力の電圧差が大きいと電源ICの発熱量が多くなります。

製作について

IC1をハンダ付けします。

裏面の穴もハンダ付けを忘れずに行います。

チップ抵抗とチップコンデンサをハンダ付けします。

CNTにL型ピンヘッドをハンダ付けします。

最後に、INとG間、OUTとG間の抵抗値を測って、ショートしていないかを確認します。

動作確認

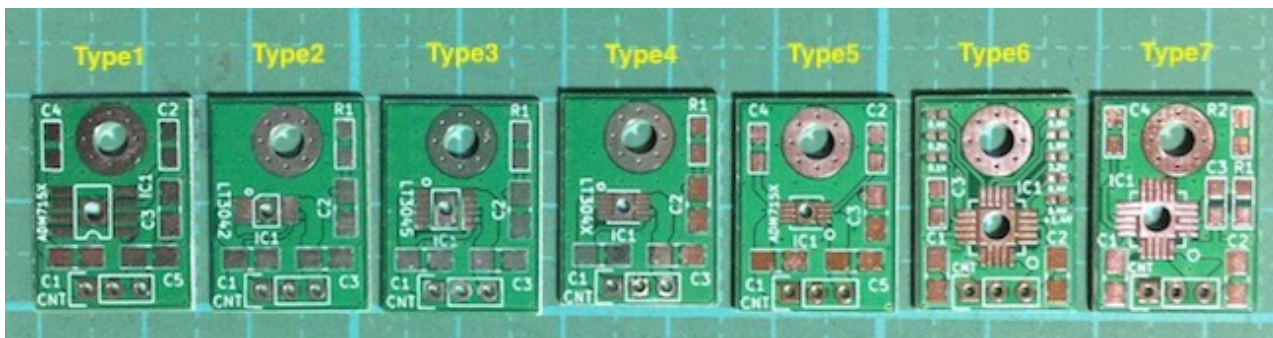
INとG間に電圧を入力して、

OUTとG間に100Ω程度の抵抗を入れて、両端の電圧を測定します。

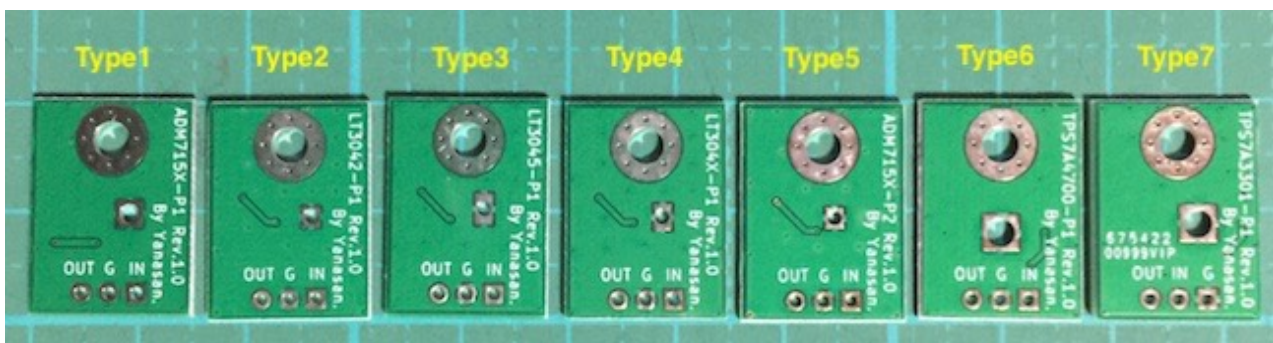
設定した電圧になっているか確認します。

ブレッドボードを使うと便利です。

3端子レギュレータ基板(Rev1.0)の表面



3端子レギュレータ基板(Rev1.0)の裏面



修正履歴

版数	日付	説明
Rev1.0	2018/01/28	・ 新規作成
Rev1.1	2018/02/15	・ Type1とType5のコンデンサの値の記述ミスを修正